

Dossier de fabrication

Table des matières

1	Table des figures	1
2	Avant-propos – Introduction du sous-système.....	1
3	Schéma électronique et fonctions techniques	2
3.1	Schéma	2
4	Notice de calcul des composants.....	2
4.1	FS1	2
4.2	FS2	3
4.3	FS3 et FS4.....	3
5	Documentation de contrôle de fabrication	3
5.1	Typon – Visuel Gerber	3
5.2	Plan de montage (visuel 3D).....	4
5.3	Nomenclature.....	5

1 Table des figures

Figure 1 - Schéma électronique.....	2
Figure 2 - Plan de routage.....	4
Figure 3 - Vue 3D (dessus).....	4
Figure 4 - Vue 3D (dessous).....	5

2 Avant-propos – Introduction du sous-système

Ce sous-système a pour objectif de permettre d'interfacer un GPIO de RaspberryPi à un haut-parleur. Le GPIO envoie un signal carré à une certaine fréquence qui doit être directement envoyée sur un haut-parleur 4W. Le courant maximum que peut fournir un GPIO de Raspberry est 16mA pour une tension de 3,3V, ce qui donne une puissance de 53mW. Cette puissance étant trop faible pour alimenter un haut-parleur 4W, il est nécessaire d'ajouter un amplificateur de puissance. Cet amplificateur est composé de deux étages : un étage d'amplification en tension et un étage d'amplification en courant. Ce document concerne la fabrication de l'étage d'amplification en courant.

Les fonctions techniques sont les suivantes :

- FS1 : Amplification du courant afin de pouvoir piloter le haut-parleur
- FS2 : Suppression de l'offset car il est toujours préférable de faire fonctionner un haut-parleur avec un signal centré autour de 0V.
- FS3 : Connexion avec l'étage d'amplification précédent
- FS4 : Connexion avec un haut-parleur

3 Schéma électronique et fonctions techniques

3.1 Schéma

La solution choisie pour réaliser ces fonctions techniques est un amplificateur en courant push-pull de classe AB. Les détails concernant le choix de cette solution et sa conception se trouvent dans la Dossier de Conception.

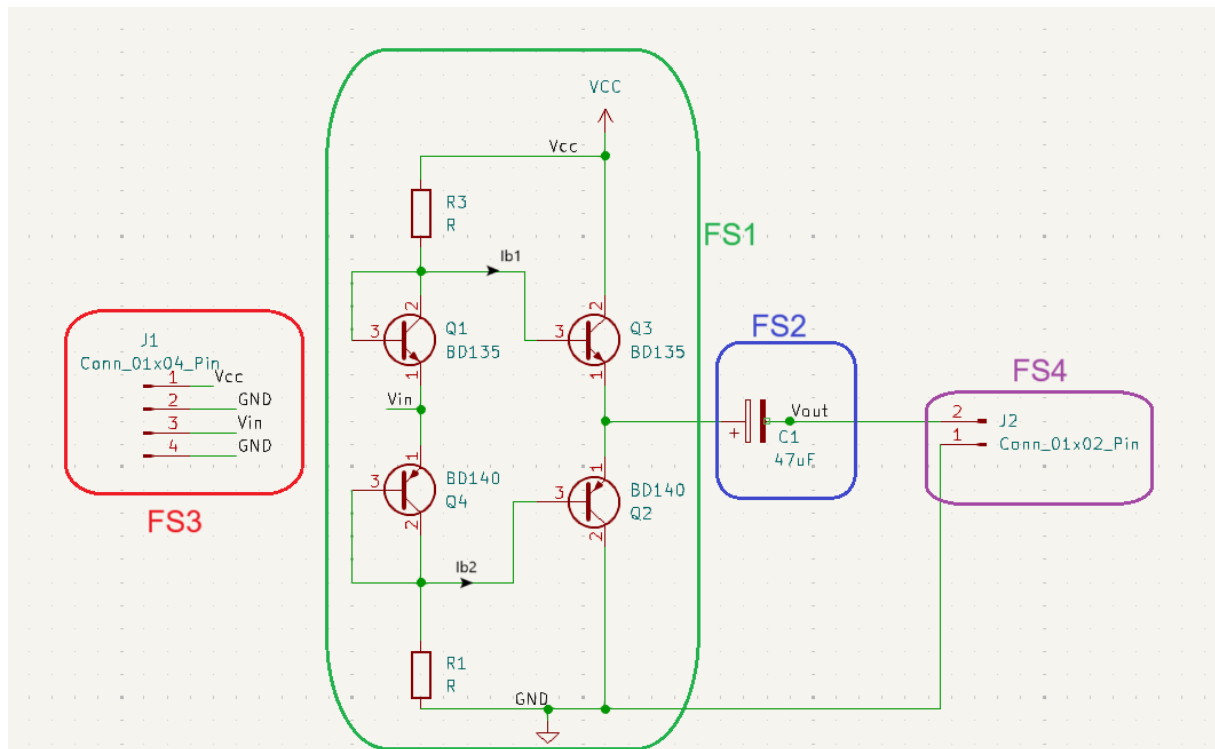


Figure 1 - Schéma électronique

4 Notice de calcul des composants

4.1 FS1

On commence par calculer le gain en courant que l'amplificateur doit fournir afin d'obtenir une puissance se rapprochant de 4W avec une tension de 11,5 et un courant de

$$P = U \times I_{out} \Rightarrow 4W = 11,5V \times I_{out}$$

$$I_{out} = \frac{4W}{11,5V} \approx 350mA$$

$$\frac{I_{out}}{I_{in}} = \frac{350mA}{8mA} = 43,525$$

Il faut donc une amplification d'un facteur 43,525. Pour optimiser l'amplification en courant des transistors, on cherche à ce que le courant de polarisation de sur les bases soit le plus faible possible. Les transistors utilisés ont un courant de polarisation sur leurs bases de 10mA. Il faut donc dimensionner R_1 et R_3 pour que les courant I_{b1} et I_{b2} soit proche de 10mA tout en étant au-dessus, on prendra 12mA car une valeur trop supérieure pourrait entraîner une surchauffe. I_{b1} et I_{b2} sont assez faibles pour être négligés, on peut donc considérer que les deux résistances sont en série. On obtient alors le calcul suivant :

$$I_q = \frac{V_{cc} + 2V_{be}}{2R} = \frac{12 - 4}{2R}$$

$$R = \frac{8}{2I_q} = \frac{8}{16mA} = 50k\Omega$$

4.2 FS2

Pour avoir supprimer l'offset, on ajoute un condensateur d'une valeur assez grande. Ici, même sans calcul, on sait qu'un condensateur de 47µf est suffisant.

4.3 FS3 et FS4

Pour les connexions, on utilisera simplement des connecteurs 4 et 2 broches mâles, pour des raisons pratiques d'intégration dans le système.

5 Documentation de contrôle de fabrication

5.1 Typon – Visuel Gerber

Le typon fourni pour fabrication est représenté en Figure 1. En cas de différence, contacter l'équipe de conception pour vérification.

n

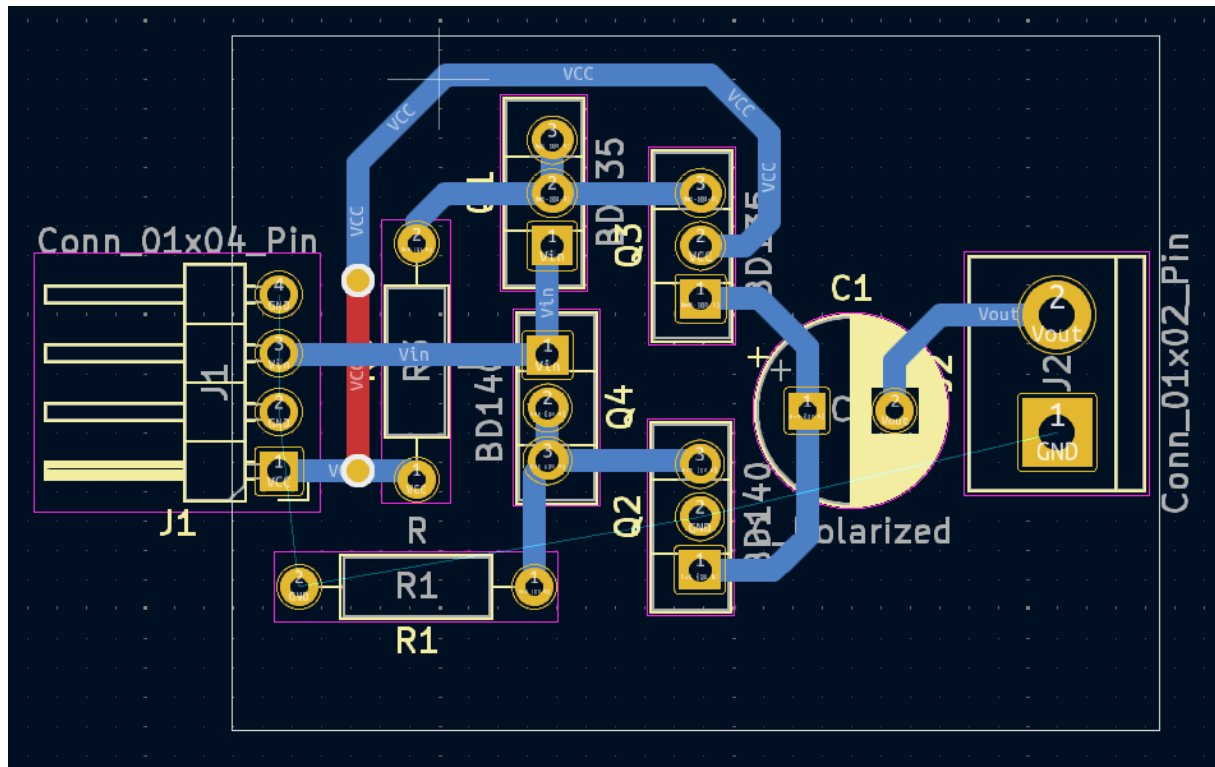


Figure 2 - Plan de routage

5.2 Plan de montage (visuel 3D)

En guise de plan de montage, les Figure 3 et Figure 4 donnent la vue 3D de la carte conçue à l'aide du logiciel de CAO.

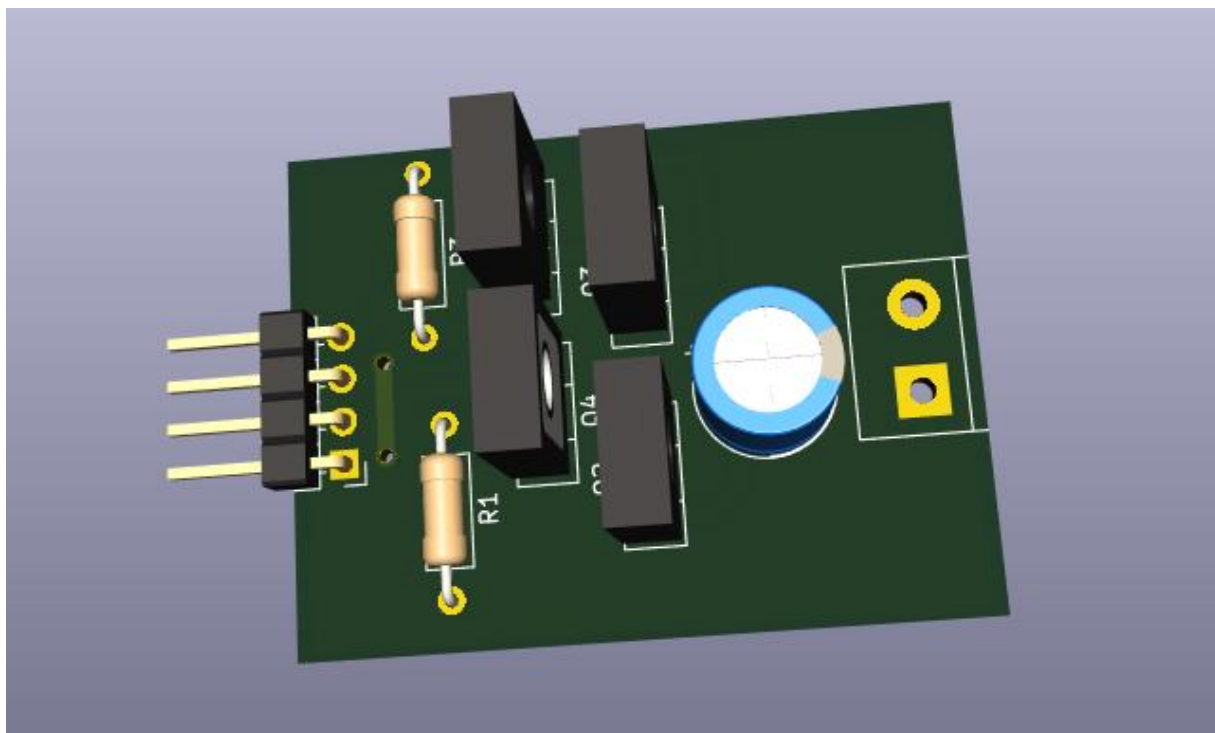


Figure 3 - Vue 3D (dessus)

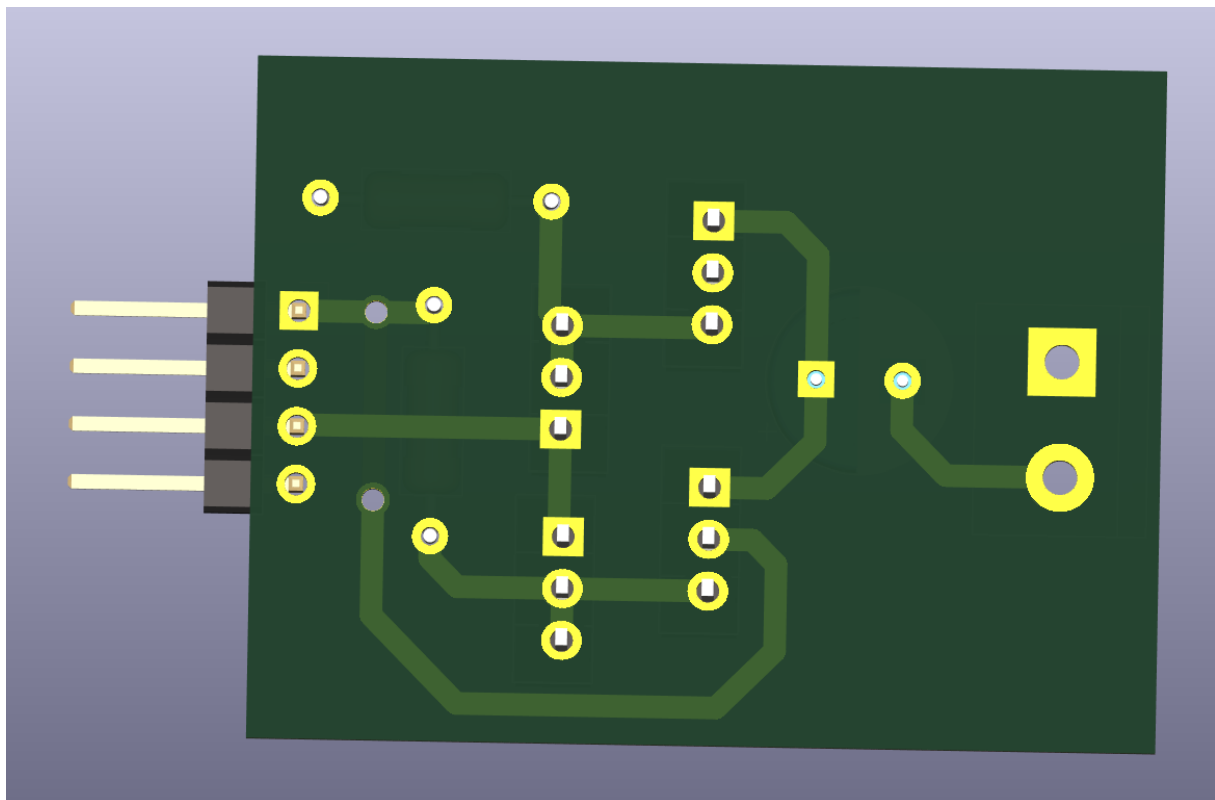


Figure 4 - Vue 3D (dessous)

5.3 Nomenclature

Les références fournisseurs des composants ainsi que les prix ne sont pas indiqués dans la nomenclature car les composants utilisés seront ceux disponibles dans le stock de l'université.

Composant	Référence Schéma	Propriété	Quantité
Résistance	Rb1, Rb2	50k	2
Condensateur	C1	47 μ f	1
Transistor BD135	Q1, Q3	NPN	2
Transistor BD140	Q2, Q4	PNP	2
Connecteur 4 broches	J1	XX	1
Connecteur 2 broches	J2	XX	1